

Стек меморија

Стек меморија је безадресна регистарска меморија са секвенцијалним приступом коју користи процесор за привремено чување података везаних за извршење текућег програма.

Приступ подацима је преко врха стека.

Стек може бити хардверски (у виду чипа на матичној плочи, не користи се више) или софтверски (део радне меморије са шетајућом адресом која показује на врх стека).

Постоје два начина приступа стеку:

1. LIFO (Last In First Out), принцип последњи уписан први прочитан. При упису података у стек садржај свих регистара се померају у суседне ћелије за једно место ниже а при читању за једно место навише
2. FIFO (First In First Out), принцип први уписан први прочитан, и ређе се користи

